В этом файле описана структура проекта, расположение ключевых файлов и как ими пользоваться.

В корне лежат папки с проектом печатной платы сосанным в Altium Designer, также папки с исходным кодом прошивок.

1. Папка с названием **PCB**.
   1. **control\_PWR\_PCB** проект с платой управления
   2. **driverPCB** проект с вторичной платой (управляемая). Драйвер светодиодов.
   3. **PWR\_Switch\_PCB** проект с вторичной платой. Плата управление силовыми нагрузками постоянного тока с функцией ШИМ.
2. В папке под название **firmware** содержатся проекты созданные в STM32CubeIDE. ***Если проект скачан из репозитория, то*** ***перед использование необходимо произвести компиляцию проектов.***
   1. **Contrrol** проект с платой управления
      1. Путь к бинарному файлу с прошивкой …\firmware\Contrrol\Control\_PWR\Debug\chanels\_pwr.bin
   2. **chanels\_LED** Драйвер светодиодов
      1. Путь к бинарному файлу с прошивкой …\firmware\Contrrol\Control\_PWR\Debug\chanels\_led\_drv.bin
   3. **chanels\_PWR** Плата управление силовыми нагрузками постоянного тока с функцией ШИМ.
      1. Путь к бинарному файлу с прошивкой …\firmware\chanels\_PWR\chanels\Debug\chanels\_pwr.bin
3. В корне также содержатся файлы с инструкциями и документацией для каждой платы.

Прошивка плат производится с помощью программного обеспечения **STM32 ST-LINK Utility** и программатора **stlink\_v2** подключенного к соответствующему разъёму на плате и к USB порту компютера. Ссылка для скачивания **STM32 ST-LINK Utility** ( <https://www.st.com/en/development-tools/stsw-link004.html#get-software> ). Также есть и альтернативные наборы для загрузки BIN файла в микроконтроллер.